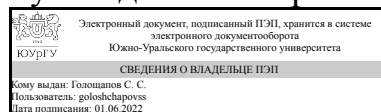


ЮЖНО-УРАЛЬСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ

УТВЕРЖДАЮ:
Руководитель направления



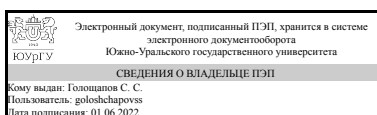
С. С. Голощапов

РАБОЧАЯ ПРОГРАММА

**дисциплины 1.Ф.05 Микропроцессорные системы управления
для направления 27.03.04 Управление в технических системах
уровень Бакалавриат
форма обучения очная
кафедра-разработчик Автоматика**

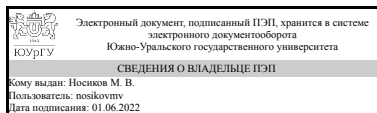
Рабочая программа составлена в соответствии с ФГОС ВО по направлению подготовки 27.03.04 Управление в технических системах, утверждённым приказом Минобрнауки от 31.07.2020 № 871

Зав.кафедрой разработчика,
к.техн.н., доц.



С. С. Голощапов

Разработчик программы,
к.техн.н., доцент



М. В. Носиков

1. Цели и задачи дисциплины

Цель дисциплины - приобретение студентами знаний, умения и практических навыков, необходимых для проектирования и обслуживания аппаратных и программных средств современной микропроцессорной техники. Основные задачи дисциплины: - приобретение навыков разработки аппаратно-программных комплексов на основе встраиваемых микропроцессорных систем и микроконтроллеров; - приобретение навыков работы в современных интегрированных системах программирования встраиваемых микропроцессорных систем и микроконтроллеров; - приобретение навыков самостоятельного изучения отдельных тем дисциплины и решения типовых задач.

Краткое содержание дисциплины

При изучении дисциплины обеспечивается подготовка студента в области вычислительных и микропроцессорных систем, происходит знакомство с основными вопросами разработки микропроцессорной техники и базовыми положениями управляющих вычислительных комплексов.

2. Компетенции обучающегося, формируемые в результате освоения дисциплины

Планируемые результаты освоения ОП ВО (компетенции)	Планируемые результаты обучения по дисциплине
ПК-2 Способен производить расчеты и проектирование отдельных блоков и устройств систем автоматизации и управления и выбирать стандартные средства автоматики, измерительной и вычислительной техники для проектирования систем автоматизации и управления в соответствии с техническим заданием	Знает: основы синтеза структуры, расчета и проектирования программного обеспечения для устройств на базе микропроцессоров Умеет: разрабатывать устройства и модули автоматизации на основе микропроцессоров
ПК-5 Способен использовать методы математического и компьютерного моделирования при разработке систем автоматизации и управления	Знает: методы математического моделирования и прикладное программное обеспечение для разработки и отладки аппаратного и программного обеспечения Имеет практический опыт: применения средств моделирования на этапе проектирования модулей систем управления
ПК-7 Способен разрабатывать методическое обеспечение технического оборудования и программного обеспечения систем автоматизации и управления	Знает: государственные и отраслевые стандарты (ЕСКД, ЕСПД); принципы формирования эксплуатационной документации (руководства, методики, регламенты); Умеет: разрабатывать инструкции по эксплуатации устройств; методики тестирования программного обеспечения

3. Место дисциплины в структуре ОП ВО

Перечень предшествующих дисциплин, видов работ учебного плана	Перечень последующих дисциплин, видов работ
1.Ф.01 Электроника,	Не предусмотрены

1.Ф.04 Цифровая схемотехника, 1.О.24 Электронные устройства автоматики	
---	--

Требования к «входным» знаниям, умениям, навыкам студента, необходимым при освоении данной дисциплины и приобретенным в результате освоения предшествующих дисциплин:

Дисциплина	Требования
1.Ф.01 Электроника	Знает: программы компьютерного моделирования элементов и компонентов электроники с целью оценки их основных характеристик и работоспособности, основные принципы выбора элементной базы для расчета и проектирования систем и средств автоматики, принцип работы и основные характеристики и параметры элементов и компонентов электронных и микросистемных устройств Умеет: выполнять моделирование электронных схем с использованием компьютерных программ, осуществлять сбор и анализ исходных данных по основным техническим характеристикам электронных и микросистемных элементов и компонентов, выполнять расчеты базовых электронных устройств Имеет практический опыт: составления технических отчетов по результатам исследований, исследования характеристик и параметров изделий электронной техники
1.Ф.04 Цифровая схемотехника	Знает: основы синтеза структуры и расчета цифровых устройств комбинаторного и последовательностного типов; функциональный синтез цифровых устройств, методы математического моделирования и прикладное программное обеспечение для разработки цифровых электронных модулей Умеет: интегрировать цифровые устройства в существующие системы управления и/или измерения Имеет практический опыт: синтеза и анализа цифровых устройств с использованием современных пакетов специализированного программного обеспечения, применения средств моделирования на этапе проектирования цифровых электронных модулей систем управления
1.О.24 Электронные устройства автоматики	Знает: принцип работы и построения отдельных блоков и устройств на основе типовой элементной базы; основные характеристики блоков и устройств автоматики, основные положения ЕСКД для разработки электронных устройств автоматики, инструменты математического моделирования для анализа электронных схем Умеет: рассчитывать отдельные электронные блоки и устройства автоматики, применять правила выполнения электрических схем при разработке блоков и

	устройств систем автоматики и управления, использовать программы математического моделирования для исследования основных процессов и характеристик элементов и устройств автоматики и управления Имеет практический опыт: выбора элементной базы при проектировании блоков и устройств систем автоматики и управления, выполнения технической документации с применением информационных технологий, в том числе в электронном виде
--	--

4. Объём и виды учебной работы

Общая трудоемкость дисциплины составляет 6 з.е., 216 ч., 113 ч. контактной работы

Вид учебной работы	Всего часов	Распределение по семестрам в часах	
		Номер семестра	
		6	7
Общая трудоёмкость дисциплины	216	72	144
<i>Аудиторные занятия:</i>	96	32	64
Лекции (Л)	32	16	16
Практические занятия, семинары и (или) другие виды аудиторных занятий (ПЗ)	32	16	16
Лабораторные работы (ЛР)	32	0	32
<i>Самостоятельная работа (СРС)</i>	103	33,5	69,5
Подготовка к контрольным работам по темам.	23,5	3.5	20
Подготовка к экзамену.	22,25	0	22.25
Подготовка к зачету.	20	20	0
Поиск информации по темам в сети Интернет.	10	10	0
Подготовка отчета по лабораторным работам.	27,25	0	27.25
Консультации и промежуточная аттестация	17	6,5	10,5
Вид контроля (зачет, диф.зачет, экзамен)	-	экзамен	экзамен

5. Содержание дисциплины

№ раздела	Наименование разделов дисциплины	Объем аудиторных занятий по видам в часах			
		Всего	Л	ПЗ	ЛР
1	Назначение, области применения микропроцессорных устройств. 8-ми разрядные микропроцессоры. Архитектура	6	2	2	2
2	Система прерывания 8-ми разрядного микропроцессора	2	2	0	0
3	Система прямого доступа к памяти.	6	2	2	2
4	Последовательные интерфейсы RS232, RS485, Манчестер-2.	6	2	2	2
5	16-ти разрядный микропроцессор	6	2	2	2
6	Управляющие программируемые микроконтроллеры. Структура. Организация памяти.	2	2	0	0
7	Параллельные порты ввода вывода микроконтроллеров.	6	2	2	2

	Таймеры. Модули «захвата, сравнения, ШИМ».				
8	Модули последовательных интерфейсов.	6	2	2	2
9	Цифро-аналоговые преобразователи. Аналого-цифровые преобразователи.	8	2	2	4
10	Основные принципы написания программ. Языки программирования для микроконтроллеров.	6	2	2	2
11	Язык Ассемблера микроконтроллеров. Команды. Система команд. Макроопределения.	10	4	4	2
12	Язык С для микроконтроллеров. Структура программы. Типы данных.	12	4	4	4
13	Основные команды языка С для микроконтроллеров.	20	4	8	8

5.1. Лекции

№ лекции	№ раздела	Наименование или краткое содержание лекционного занятия	Кол-во часов
1	1	Аналоговые и цифровые методы обработки информации. Особенности цифровых методов обработки информации. Основные требования к вычислительным системам при построении цифровых систем обработки информации. Структурная схема типовой цифровой системы обработки информации. Представление информации в микропроцессорных системах. Архитектура Фон Неймана и Гарвардская архитектура микропроцессоров. Система подключения памяти	2
2	2	Назначение и принцип работы системы прерываний. Типы прерываний. Приоритеты обслуживания запросов на прерывания. Временные диаграммы обработки запроса на прерывание.	2
3	3	Назначение, подключение, временные диаграммы работы контроллера прямого доступа к памяти. Назначение, принципы работы системы прямого доступа к памяти. Контроллер прямого доступа к памяти.	2
4	4	Интерфейс RS485. Назначение, области применения. Контроллер последовательного интерфейса. Интерфейс «Манчестер II». Назначение, области применения. Последовательные интерфейсы. Интерфейсы RS232. Назначение, области применения.	2
5	5	Особенности построения, сегментная система адресации, минимальный и максимальный режимы работы. Организация прерываний, подключение памяти и внешних устройств.	2
6	6	Микроконтроллеры. Назначение, области применения, отличие от микропроцессоров. Обзор основных выпускаемых типов микроконтроллеров. Микроконтроллеры фирмы Microchip. Типы, параметры, организация памяти.	2
7	7	Параллельные порты ввода вывода - назначение, возможности, многофункциональность, программирование. Таймеры – назначение, типы таймеров, принципы работы, программирование. Модули «Захвата, Сравнения, ШИМ» - назначение, принципы работы, области использования, программирование.	2
8	8	Модули последовательных интерфейсов. Модуль интерфейса SPI – особенности интерфейса, назначение, принципы работы модуля, программирование. Модуль универсального синхронно-асинхронного интерфейса USART - назначение, принцип работы, программирование. Модули последовательных интерфейсов. Модуль интерфейса I2C – особенности интерфейса, назначение, принципы работы модуля, программирование.	2
9	9	Цифро-аналоговые и аналого-цифровые преобразователи. Назначение,	2

		основные параметры. Принципы построения, особенности, области применения. Модуль АЦП контроллера. Принцип работы, возможности, программирование. Модуль ЦАП контроллера. Принцип работы, возможности, программирование.	
10	10	Место языков С и Ассемблера среди языков программирования, достоинства и недостатки, этапы разработки программы, средства разработки программ.	2
22	11	Команды пересылки данных, арифметические команды, логические команды. Команды безусловных переходов.	2
23	11	Команды условных переходов, команды вызова подпрограмм и возврата. Прочие команды.	2
25	12	Место языка «С» среди языков программирования, достоинства и недостатки. Структура программы на языке «С».	2
26	12	Простые типы данных, объявление переменных, константы, перечислимые типы данных.	2
27	13	Арифметические и логические выражения, операции отношений, логические операции с данными любого типа, логические выражения с битовыми операциями.	2
28	13	Определение указателей, области использования, массивы данных и указатели. Функции, передача параметров в функцию, возврат значений. Использование указателей при работе с функциями.	2

5.2. Практические занятия, семинары

№ занятия	№ раздела	Наименование или краткое содержание практического занятия, семинара	Кол-во часов
1	1	Назначение, области применения микропроцессорных устройств. 8-ми разрядные микропроцессоры.	2
2	3	Система прямого доступа к памяти.	2
3	4	Последовательный интерфейс RS232. Последовательные интерфейсы RS485, Манчестер-2.	2
4	5	16-ти разрядный микропроцессор	2
5	7	Параллельные порты ввода вывода микроконтроллеров. Таймеры. Модули «захвата, сравнения, ШИМ».	2
6	8	Модули последовательных интерфейсов.	2
7	9	Цифро-аналоговые преобразователи. Аналого-цифровые преобразователи.	2
8	10	Основные принципы написания программ. Языки программирования для микроконтроллеров.	2
9	11	Язык Ассемблера микроконтроллеров. Команды. Система команд. Макроопределения.	4
10	12	Язык С для микроконтроллеров. Структура программы. Типы данных.	4
11	13	Основные команды языка С для микроконтроллеров. Общий синтаксис языка программирования. Структура исходного текста программы на языке С. Операции присвоения. Математические операции.	4
12	13	Основные команды языка С для микроконтроллеров. Операции присвоения. Математические операции.	4

5.3. Лабораторные работы

№ занятия	№ раздела	Наименование или краткое содержание лабораторной работы	Кол-во часов
-----------	-----------	---	--------------

1	1	Построение дешифраторов подключения памяти к микропроцессору	2
2	3	Знакомство с системой прямого доступа к памяти (ПДП)	2
3	4	Знакомство с работой интерфейса RS232	2
4	5	16-разрядный микроконтроллер. Написание базовых программ.	2
5	7	Знакомство с работой портов микроконтроллера в режиме параллельного ввода-вывода информации	2
6	8	Модули последовательных интерфейсов. Конфигурирование интерфейсов USART, I2C, SPI.	2
7	9	Знакомство с работой цифро-аналогового преобразователя. Знакомство с работой аналого-цифрового преобразователя.	4
8	10	Знакомство со средой программирования микроконтроллеров MPLAB	2
9	11	Написание и отладка программы работы параллельных портов и таймера микроконтроллера на языке Ассемблера	2
10	12	Знакомство с компилятором языка С для микроконтроллеров. Написание простейшей программы	4
11	13	Написание и отладка программы работы параллельных портов и таймера микроконтроллера на языке С. Написание и отладка программы вывода цифровой информации на 7-ми сегментные индикаторы в микроконтроллерной системе. Написание программы цифрового вольтметра на микроконтроллере. Написание программы цифрового фильтра на микроконтроллере. Программы работы с матричной клавиатурой	2
12	13	Написание и отладка программы вывода цифровой информации на 7-ми сегментные индикаторы в микроконтроллерной системе	2
13	13	Знакомство с принципов динамической индикации. написание программы вывода многоразрядных чисел на индикаторы.	2
14	13	Написание программы цифрового вольтметра на микроконтроллере	2

5.4. Самостоятельная работа студента

Выполнение СРС			
Подвид СРС	Список литературы (с указанием разделов, глав, страниц) / ссылка на ресурс	Семестр	Кол-во часов
Подготовка к контрольным работам по темам.	https://edu.susu.ru/course/view.php?id=116394 Чернецкий, В.О. Применение микроконтроллеров в системах управления [Электрон. текст. дан.] : учебное пособие/ В.О. Чернецкий. – Челябинск: Издательский центр ЮУрГУ, 2016. – 95 с. - Режим доступа : http://www.lib.susu.ac.ru/ftd?base=SUSU_METHOD&key=000551019 Сальников, И.И. Микропроцессорные системы [Электронный ресурс] : учебное пособие. — Электрон. дан. — Пенза : ПензГТУ (Пензенский государственный технологический университет), 2013. — 129 с. — Режим доступа: http://e.lanbook.com/books/element.php?pl1_id=62657	7	20
Подготовка к контрольным работам по темам.	https://edu.susu.ru/course/view.php?id=116394 Чернецкий, В.О. Применение микроконтроллеров в системах управления [Электрон. текст. дан.] : учебное пособие/ В.О. Чернецкий. – Челябинск: Издательский центр ЮУрГУ, 2016. – 95 с. - Режим доступа : http://www.lib.susu.ac.ru/ftd?base=SUSU_METHOD&key=000551019 Сальников, И.И. Микропроцессорные системы [Электронный ресурс] : учебное пособие. — Электрон. дан. — Пенза : ПензГТУ (Пензенский государственный технологический университет),	6	3,5

	2013. — 129 с. — Режим доступа: http://e.lanbook.com/books/element.php?pl1_id=62657		
Подготовка к экзамену.	https://edu.susu.ru/course/view.php?id=116394 Чернецкий, В.О. Применение микроконтроллеров в системах управления [Электрон. текст. дан.] : учебное пособие/ В.О. Чернецкий. – Челябинск: Издательский центр ЮУрГУ, 2016. – 95 с. - Режим доступа : http://www.lib.susu.ac.ru/ftd?base=SUSU_METHOD&key=000551019 Сальников, И.И. Микропроцессорные системы [Электронный ресурс] : учебное пособие. — Электрон. дан. — Пенза : ПензГТУ (Пензенский государственный технологический университет), 2013. — 129 с. — Режим доступа: http://e.lanbook.com/books/element.php?pl1_id=62657	7	22,25
Подготовка к зачету.	https://edu.susu.ru/course/view.php?id=116394 Чернецкий, В.О. Применение микроконтроллеров в системах управления [Электрон. текст. дан.] : учебное пособие/ В.О. Чернецкий. – Челябинск: Издательский центр ЮУрГУ, 2016. – 95 с. - Режим доступа : http://www.lib.susu.ac.ru/ftd?base=SUSU_METHOD&key=000551019 Сальников, И.И. Микропроцессорные системы [Электронный ресурс] : учебное пособие. — Электрон. дан. — Пенза : ПензГТУ (Пензенский государственный технологический университет), 2013. — 129 с. — Режим доступа: http://e.lanbook.com/books/element.php?pl1_id=62657	6	20
Поиск информации по темам в сети Интернет.	ЭБС "Лань", ЭБС "Киберленинка", ЭБС e-library, сеть интернет.	6	10
Подготовка отчета по лабораторным работам.	https://edu.susu.ru/course/view.php?id=116394 Чернецкий, В.О. Применение микроконтроллеров в системах управления [Электрон. текст. дан.] : учебное пособие/ В.О. Чернецкий. – Челябинск: Издательский центр ЮУрГУ, 2016. – 95 с. - Режим доступа : http://www.lib.susu.ac.ru/ftd?base=SUSU_METHOD&key=000551019 Сальников, И.И. Микропроцессорные системы [Электронный ресурс] : учебное пособие. — Электрон. дан. — Пенза : ПензГТУ (Пензенский государственный технологический университет), 2013. — 129 с. — Режим доступа: http://e.lanbook.com/books/element.php?pl1_id=62657	7	27,25

6. Фонд оценочных средств для проведения текущего контроля успеваемости, промежуточной аттестации

Контроль качества освоения образовательной программы осуществляется в соответствии с Положением о балльно-рейтинговой системе оценивания результатов учебной деятельности обучающихся.

6.1. Контрольные мероприятия (КМ)

№ КМ	Се-местр	Вид контроля	Название контрольного мероприятия	Вес	Макс. балл	Порядок начисления баллов	Учитывается в ПА
3	6	Проме-	Зачет (семестр 1	-	2	Билет к зачету содержит 2 вопроса.	зачет

		жуточная аттестация	дисциплины)			За ответ на вопрос начисляется от 0 до 1 баллов. 1 балл начисляется за достаточное изложение вопроса. 0 баллов начисляется за недостаточный ответ или отсутствие ответа. При оценивании результатов учебной деятельности обучающегося по дисциплине используется балльно-рейтинговая система оценивания результатов учебной деятельности обучающихся (утверждена приказом ректора от 24.05.2019 г. № 179) Зачет: Величина рейтинга обучающегося по дисциплине 60...100%. Незачет: Величина рейтинга обучающегося по дисциплине 0...59 %	
5	7	Промежуточная аттестация	Экзамен	-	5	Экзамен проводится в письменной форме. Билет содержит 2 теоретических вопроса и одну практическую задачу. Время подготовки ответа - 1.5 академических час. При оценивании результатов учебной деятельности обучающегося по дисциплине используется балльно-рейтинговая система оценивания результатов учебной деятельности обучающихся (ут-верждена приказом ректора от 24.05.2019 г. № 179) Отлично: Величина рейтинга обучающегося по дисциплине 85...100 % Хорошо: Величина рейтинга обучающегося по дисциплине 75...84 % Удовлетворительно: Величина рейтинга обучающегося по дисциплине 60...74 % Неудовлетворительно: Величина рейтинга обучающегося по дисциплине 0...59 %	экзамен
7	7	Текущий контроль	Лабораторная работа №1 "Построение дешифраторов подключения памяти к микропроцессору"	1	3	3 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, подготовлен текст программы с комментариями, оформлен отчет по лабораторной работе	экзамен

						2 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, текст программы не содержит комментариев, отчет оформлен с замечаниями 1 балл - программа/схема работает/функционирует с ошибками, отсутствует отчет по лабораторной работе 0 баллов - не продемонстрирована работа программы/схемы, отсутствует отчет по лабораторной работе	
8	7	Текущий контроль	Лабораторная работа №2 "Система прямого доступа к памяти микропроцессора"	1	3	3 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, подготовлен текст программы с комментариями, оформлен отчет по лабораторной работе 2 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, текст программы не содержит комментариев, отчет оформлен с замечаниями 1 балл - программа/схема работает/функционирует с ошибками, отсутствует отчет по лабораторной работе 0 баллов - не продемонстрирована работа программы/схемы, отсутствует отчет по лабораторной работе	экзамен
9	7	Текущий контроль	Лабораторная работа № 3. "Интерфейс RS-232. Назначение регистров интерфейса, порядок инициализации"	1	3	3 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, подготовлен текст программы с комментариями, оформлен отчет по лабораторной работе 2 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, текст программы не содержит комментариев, отчет оформлен с замечаниями 1 балл - программа/схема работает/функционирует с ошибками, отсутствует отчет по лабораторной работе 0 баллов - не продемонстрирована работа программы/схемы, отсутствует отчет по лабораторной работе	экзамен
10	7	Текущий контроль	Лабораторная работа №4 "Интерфейс RS-	1	3	3 балла - продемонстрирована работа разработанной программы	экзамен

			485"			или схемы на учебном стенде, подготовлен текст программы с комментариями, оформлен отчет по лабораторной работе 2 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, текст программы не содержит комментариев, отчет оформлен с замечаниями 1 балл - программа/схема работает/функционирует с ошибками, отсутствует отчет по лабораторной работе 0 баллов - не продемонстрирована работа программы/схемы, отсутствует отчет по лабораторной работе	
11	7	Текущий контроль	Лабораторная работа №5 "16-разрядный микропроцессор. Написание базовых программ"	1	3	3 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, подготовлен текст программы с комментариями, оформлен отчет по лабораторной работе 2 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, текст программы не содержит комментариев, отчет оформлен с замечаниями 1 балл - программа/схема работает/функционирует с ошибками, отсутствует отчет по лабораторной работе 0 баллов - не продемонстрирована работа программы/схемы, отсутствует отчет по лабораторной работе	экзамен
12	7	Текущий контроль	Лабораторная работа №6 "Порты ввода-вывода микроконтроллера. Параллельный ввод-вывод"	1	3	3 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, подготовлен текст программы с комментариями, оформлен отчет по лабораторной работе 2 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, текст программы не содержит комментариев, отчет оформлен с замечаниями 1 балл - программа/схема работает/функционирует с ошибками, отсутствует отчет по лабораторной работе 0 баллов - не продемонстрирована работа программы/схемы,	экзамен

						отсутствует отчет по лабораторной работе	
13	7	Текущий контроль	Лабораторная работа №7 "Модули последовательных интерфейсов USART, SPI, I2C"	1	3	3 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, подготовлен текст программы с комментариями, оформлен отчет по лабораторной работе 2 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, текст программы не содержит комментариев, отчет оформлен с замечаниями 1 балл - программа/схема работает/функционирует с ошибками, отсутствует отчет по лабораторной работе 0 баллов - не продемонстрирована работа программы/схемы, отсутствует отчет по лабораторной работе	экзамен
14	7	Текущий контроль	Лабораторная работа №8 "Модули аналого-цифрового и цифро-аналогового преобразователей"	1	3	3 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, подготовлен текст программы с комментариями, оформлен отчет по лабораторной работе 2 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, текст программы не содержит комментариев, отчет оформлен с замечаниями 1 балл - программа/схема работает/функционирует с ошибками, отсутствует отчет по лабораторной работе 0 баллов - не продемонстрирована работа программы/схемы, отсутствует отчет по лабораторной работе	экзамен
15	7	Текущий контроль	Лабораторная работа №9 "Вывод цифровой информации на семисегментный индикатора в режиме статической и динамической индикаций"	1	3	3 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, подготовлен текст программы с комментариями, оформлен отчет по лабораторной работе 2 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, текст программы не содержит комментариев, отчет оформлен с замечаниями 1 балл - программа/схема работает/функционирует с	экзамен

						ошибками, отсутствует отчет по лабораторной работе 0 баллов - не продемонстрирована работа программы/схемы, отсутствует отчет по лабораторной работе	
16	7	Текущий контроль	Лабораторная работа № 10 "Реализация цифровых фильтров на микроконтроллере"	1	3	3 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, подготовлен текст программы с комментариями, оформлен отчет по лабораторной работе 2 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, текст программы не содержит комментариев, отчет оформлен с замечаниями 1 балл - программа/схема работает/функционирует с ошибками, отсутствует отчет по лабораторной работе 0 баллов - не продемонстрирована работа программы/схемы, отсутствует отчет по лабораторной работе	экзамен
17	7	Текущий контроль	Лабораторная работа № 11 "Работа с матричной клавиатурой. Передача данных по сети RS-485"	1	3	3 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, подготовлен текст программы с комментариями, оформлен отчет по лабораторной работе 2 балла - продемонстрирована работа разработанной программы или схемы на учебном стенде, текст программы не содержит комментариев, отчет оформлен с замечаниями 1 балл - программа/схема работает/функционирует с ошибками, отсутствует отчет по лабораторной работе 0 баллов - не продемонстрирована работа программы/схемы, отсутствует отчет по лабораторной работе	экзамен
18	7	Текущий контроль	Контрольная работа "Последовательные интерфейсы"	1	5	Билет контрольной работы содержит 5 вопросов в виде теста. За каждый правильный ответ зачисляется 1 балл. При неправильном ответе зачисляется 0 баллов.	экзамен
19	7	Текущий контроль	Контрольная работа "Написание программ на языке С"	1	5	Билет контрольной работы содержит 5 вопросов в виде теста. За каждый правильный ответ зачисляется 1 балл.	экзамен

						При неправильном ответе зачисляется 0 баллов.	
20	7	Текущий контроль	Контрольная работа "Периферийные устройства микроконтроллеров"	1	5	Билет контрольной работы содержит 5 вопросов в виде теста. За каждый правильный ответ зачисляется 1 балл. При неправильном ответе зачисляется 0 баллов.	экзамен

6.2. Процедура проведения, критерии оценивания

Вид промежуточной аттестации	Процедура проведения	Критерии оценивания
зачет	Билет к зачету содержит 2 вопроса. За ответ на вопрос начисляется от 0 до 1 баллов. 1 балл начисляется за достаточное изложение вопроса. 0 баллов начисляется за недостаточный ответ или отсутствие ответа. При оценивании результатов учебной деятельности обучающегося по дисциплине используется балльно-рейтинговая система оценивания результатов учебной деятельности обучающихся (утверждена приказом ректора от 24.05.2019 г. № 179) Зачет: Величина рейтинга обучающегося по дисциплине 60...100%. Незачет: Величина рейтинга обучающегося по дисциплине 0...59 %	В соответствии с пп. 2.5, 2.6 Положения
экзамен	Экзамен проводится в письменной форме. Билет содержит 2 теоретических вопроса и одну практическую задачу. Время подготовки ответа - 1.5 академических час. При оценивании результатов учебной деятельности обучающегося по дисциплине используется балльно-рейтинговая система оценивания результатов учебной деятельности обучающихся (ут-верждена приказом ректора от 24.05.2019 г. № 179) Отлично: Величина рейтинга обучающегося по дисциплине 85...100 % Хорошо: Величина рейтинга обучающегося по дисциплине 75...84 % Удовлетворительно: Величина рейтинга обучающегося по дисциплине 60...74 % Неудовлетворительно: Величина рейтинга обучающегося по дисциплине 0...59 %	В соответствии с пп. 2.5, 2.6 Положения

6.3. Паспорт фонда оценочных средств

Компетенции	Результаты обучения	№ КМ																		
		3	5	7	8	9	10	11	12	13	14	15	16	17	18	19	20			
ПК-2	Знает: основы синтеза структуры, расчета и проектирования программного обеспечения для устройств на базе микропроцессоров	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+			
ПК-2	Умеет: разрабатывать устройства и модули автоматизации на основе микропроцессоров	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+	+			
ПК-5	Знает: методы математического моделирования и прикладное программное обеспечение для разработки и отладки аппаратного и программного обеспечения	+	+					+	+	+	+				+					
ПК-5	Имеет практический опыт: применения средств моделирования на этапе проектирования модулей систем управления	+						+	+	+	+				+	+			+	

1	Основная литература	Электронный архив ЮУрГУ	Чернецкий, В.О. Применение микроконтроллеров в системах управления [Электрон. текст. дан.] : учебное пособие/ В.О. Чернецкий. – Челябинск: Издательский центр ЮУрГУ, 2016. – 95 с. - Режим доступа : http://www.lib.susu.ac.ru/ftd?base=SUSU_METHOD&key=000551019 https://dspace.susu.ru/xmlui/ftd?base=SUSU_METHOD&key=000551019
2	Основная литература	Электронно-библиотечная система издательства Лань	Рафиков, Р.А. Электронные сигналы и цепи. Цифровые сигналы и устройства [Электронный ресурс] : учебное пособие. — Электрон. дан. — СПб. : Лань, 2016. — 318 с. — Режим доступа: http://e.lanbook.com/books/element.php?pl1_id=72997
3	Основная литература	Электронно-библиотечная система издательства Лань	Сальников, И.И. Микропроцессорные системы [Электронный ресурс] : учебное пособие. — Электрон. дан. — Пенза : ПензГТУ (Пензенский государственный технологический университет), 2013. — 129 с. — Режим доступа: http://e.lanbook.com/books/element.php?pl1_id=62657
4	Дополнительная литература	Электронно-библиотечная система издательства Лань	Магда, Ю.С. Программирование и отладка C/C++ приложений для микроконтроллеров [Электронный ресурс] : . — Электрон. дан. — М. : ДМК Пресс, 2012. — 168 с. — Режим доступа: http://e.lanbook.com/books/element.php?pl1_id=4821
5	Дополнительная литература	Электронно-библиотечная система издательства Лань	Кузяков, О.Н. Проектирование систем на микропроцессорах и микроконтроллерах. [Электронный ресурс] : учеб. пособие — Электрон. дан. — Тюмень : ТюмГНГУ, 2014. — 104 с. — Режим доступа: http://e.lanbook.com/book/64535
6	Методические пособия для преподавателя	Электронно-библиотечная система издательства Лань	Алиев, М.Т. Микропроцессоры и микропроцессорные системы управления. 8-разрядные процессоры семейства AVR: лабораторный практикум. [Электронный ресурс] : учеб. пособие / М.Т. Алиев, Т.С. Буканова. — Электрон. дан. — Йошкар-Ола : ПГТУ, 2016. — 64 с. — Режим доступа: http://e.lanbook.com/book/92576

Перечень используемого программного обеспечения:

1. -Microchip-MPLAB IDE(бессрочно)
2. Microsoft-Office(бессрочно)
3. IAR Systems-IAR Embedded Workbench for ARM Kickstart 8.22(бессрочно)

Перечень используемых профессиональных баз данных и информационных справочных систем:

1. -База данных ВИНТИ РАН(бессрочно)

8. Материально-техническое обеспечение дисциплины

Вид занятий	№ ауд.	Основное оборудование, стенды, макеты, компьютерная техника, предустановленное программное обеспечение, используемое для различных видов занятий
Лекции	306 (5)	Интерактивный мультимедийный комплекс (ноутбук, проектор, интерактивная доска).
Самостоятельная работа студента	207 (5)	Персональные компьютеры с выходами в информационно-телекоммуникационную сеть Интернет.
Лабораторные занятия	313 (5)	Программное обеспечение MicroCHIP MPLAB X

Лабораторные занятия	313 (5)	Лабораторный комплекс LabPIC
Практические занятия и семинары	306 (5)	Интерактивный мультимедийный комплекс (ноутбук, проектор, интерактивная доска).
Лабораторные занятия	302 (5)	Учебно-исследовательский лабораторный комплекс "Микропроцессоры и основы цифровой схемотехники".